

**Hochschule für Technik, Wirtschaft und Kultur Leipzig**

**Studienordnung  
Masterstudiengang Informatik**

**Anlage 1: Studienablaufplan**

Fassung vom 04.11.2009 auf der Grundlage von §§ 13 Abs. 4, 36 SächsHSG  
Bestätigt durch Beschluss des Fakultätsrats IMN vom 09.06.2010

Der Studienablaufplan informiert, welche Pflichtmodule zu absolvieren sind und welche Wahlpflichtmodule es gibt, wobei nicht jedes Wahlpflichtmodul in jedem Semester angeboten werden kann. Zu jedem Modul werden das Kürzel, der Name und die Bewertung mit ECTS-Punkten angegeben.

Die Module sind bestimmten Semestern zugeordnet: Diese Zuordnung hat empfehlenden Charakter, beachtet man die Empfehlung, ist die Einhaltung der Regelstudienzeit von 4 Semestern garantiert.

**TABELLE 1: Masterstudiengang Informatik  
Regelstudienablauf**

Modul- Kürzel	Modul / Teilmodule	ECTS-Punkte				ECTS-P. gesamt
		1. Sem.	2. Sem.	3. Sem.	4. Sem.	
INM-PPS	Prinzipien von Programmiersprachen	6				6
INM-NSM	Netzwerk- und Systemmanagement	6				6
	W a h l p f l i c h t m o d u l e	18				18
INM-IS	Informationssysteme		7			7
INM-BW	Betriebswirtschaft und Wirtschaftsrecht		5			5
INM-PM	Projektmanagement-Praktikum		4			4
	W a h l p f l i c h t m o d u l e		12			12
INM-OS	Oberseminare		2	2		4
INM-TI	Theoretische Informatik			6		6
INM-P	Projekt			10		10
	W a h l p f l i c h t m o d u l e			12		12
INM-MA	<b>Mastermodul</b> (Masterarbeit, -seminar und -kolloquium)				30	30
	<b>Summe</b>	<b>30</b>	<b>30</b>	<b>30</b>	<b>30</b>	<b>120</b>

**TABELLE 2: Masterstudiengang Informatik  
Wahlpflichtmodule**

<b>Modul-Kürzel</b>	<b>Modul</b>	<b>ECTS-Punkte</b>
INMW-AE	Algorithm Engineering	6
INMW-ASIC	ASIC-Entwurf	6
INMW-CC	Cluster Computing	6
INMW-CB	Compilerbau	6
INMW-DBI	Datenbanken-Implementierungstechniken	6
INMW-DBV	Digitale Bildverarbeitung	6
INMW-EAL	Evolutionäre Algorithmen	6
INMW-HGT	Hochgeschwindigkeitsnetz-Technologien	6
INMW-IR	Innovative Rechnerarchitekturen	6
INMW-ITSA	IT-Sicherheit (Aufbaukurs)	6
INMW-KRY	Kryptologie	6
INMW-KIA	Künstliche Intelligenz (Aufbaukurs)	6
INMW-MAM	Mathematische Modellierung	6
INMW-MC	Mikrocontroller-Anwendungen	6
INMW-MPSP	Multiprozessor-Systeme und -Programmierung	6
INMW-ME	Mustererkennung	6
INMW-NMA	Numerische Methoden (Aufbaukurs)	6
INMW-PV	Programmverifikation	6
INMW-ROB	Robotik	6
INMW-SC	Smartcard-Programmierung	6
INMW-SR	Symbolisches Rechnen	6
INMW-TIS	Test integrierter Schaltungen	6
INMW-WRS	Wahrscheinlichkeitsrechnung und Statistik	6

**TABELLE 3: "Kernmodule"** im Sinne von § 4 Abs. 9 der Studienordnung

Compilerbau
Kryptologie
Innovative Rechnerarchitekturen
Künstliche Intelligenz (Aufbaukurs)
Mikrocontroller-Anwendungen

**TABELLE 4: "Kompetenzbausteine"** im Sinne von § 4 Abs. 8 der Studienordnung

<b>Kompetenzbaustein</b>	<b>zugeordnete Module</b>
<b>A: Systematische Softwareentwicklung</b>	Compilerbau Programmverifikation Algorithm Engineering
<b>B: Kryptologie und sichere IT-Systeme</b>	Kryptologie IT-Sicherheit (Aufbaukurs) Smartcard-Programmierung
<b>C: Parallele und verteilte Systeme</b>	Innovative Rechnerarchitekturen Multiprozessor-Systeme und -Programmierung Cluster Computing
<b>D: Intelligente Systeme</b>	Künstliche Intelligenz (Aufbaukurs) Mustererkennung Evolutionäre Algorithmen
<b>E: Embedded Systems</b>	Mikrocontroller-Anwendungen ASIC-Entwurf Test integrierter Schaltungen